



**Corrigé de l'exercice 02 :****1. Significations des abréviations RISC, CISC et MIPS.**

**RISC** : Reduced Instruction Set Computer

**CISC** : Complex Instruction Set Computer

**MIPS** : Million Instructions per second

**2. Le microprocesseur Intel est constitué de deux unités de traitement séparées, citez les ?**

**Unité d'exécution (UE)** : effectue les opérations arithmétiques et logiques ...etc.

**Unité d'interface de bus (UIB)** : responsable de la communication avec le monde extérieur 'RAM' et I/O

**3. Les éléments qui constituent un Modèle d'ordinateur de Von Neumann.**

**Microprocesseur (unité centrale) / mémoire principale (RAM) / interfaces I/O**

**Bus d'adresses / bus de données / bus de commande**

**4. Les principales caractéristiques d'un microprocesseur.**

**Le jeu d'instructions**

**Le type d'architecture (RISC/CISC)**

**La capacité de traitement (32bits/64bits)**

**La fréquence horloge (exemple : 3Ghz)**

**5. Les périphériques d'entrée quand peut trouver sur un ordinateur sont : Capteurs, clavier, souris...etc.****6. Les périphériques de sortie quand peut trouver sur un ordinateur sont : l'écran, l'imprimante, le HP...etc.****7. Les périphériques de stockage quand peut trouver sur un ordinateur sont : HDD, clé USB, carte mémoire, DVD, CD...etc.****Corrigé de l'exercice 03 :**

Les réponses aux affirmations :

**1. Faux**, le bus d'adresse est toujours en sortie

**2. Faux**, La mémoire principale est généralement de type RAM : Random Access Memory.

**3. Faux**, le nombre d'instructions doit être inférieur à 40.

**4. Vrai**

**5. Vrai**

**6. Vrai**

**7. Vrai**